

Imagetext / Arbeitgebervorstellung

Wie soll Ihr nächster Job aussehen? Wir von Argo Defense verfügen über ein breites Kundennetzwerk in der Wehrtechnik. Unsere Aufgabe ist es, anspruchsvolle Qualifikationen mit schwierig zu besetzenden Stellen zusammenzubringen. Lassen Sie uns Ihren nächsten Job ins Visier nehmen!

Durch die Spezialisierung in der Wehrtechnik kennen wir die internen Arbeitsabläufe unserer Kunden und erfahren von Vakanzen oft, bevor diese veröffentlicht werden. Wir bringen Sie schnell und mit präziser Vorbereitung direkt zum richtigen Ansprechpartner!

Für ein namhaftes Unternehmen aus dem Defense-Sektor am Standort Ulm suchen wir einen Entwicklungsingenieur FPGA (m/w/d) ab sofort in Vollzeit.

Entwicklungsingenieur FPGA (m/w/d)

(12641)

📍 Standort: Ulm 📄 Anstellungsart(en): Vollzeit 📄 Arbeitszeit: 39 - 40 Stunden pro Woche

Aufgaben, Kompetenzen und Verantwortung

als Entwicklungsingenieur FPGA (m/w/d) sind Sie für folgende Aufgaben zuständig:

- Entwicklung von FPGA-Firmware für den Einsatz in militärischen Systemen
- Entwicklung von Standardschnittstellen bis zur Umsetzung von komplexen Algorithmen in Radar-, EW- und Avionics-Produkten
- Konzeption und Implementierung von FPGA-Designs speziell für Electronic Warfare Anwendungen
- Optimierung und Implementierung von Signalverarbeitungsalgorithmen in VHDL und C
- Verifikation des Designs und Funktionstests in Hardware
- Test und Inbetriebnahme der Funktionen auf der Zielhardware
- Mitarbeit bei der Systemintegration, -verifikation und -qualifikation

Fachliche Anforderungen

als Entwicklungsingenieur FPGA (m/w/d) bringen Sie bestenfalls folgende Qualifikationen mit:

- Abgeschlossenes Studium als Ingenieur im Bereich Elektrotechnik, Nachrichtentechnik oder eine vergleichbare Qualifikation
- Erste Berufserfahrung im Bereich der Auslegung und Entwicklung von FPGAs
- Sehr gute Kenntnisse in VHDL und FPGA-Architektur sowie der digitalen Schaltungstechnik
- Erfahrung im Umgang mit FPGA-Hersteller-Tools (vorzugsweise AMD/XILINX)
- Erfahrung im Umgang mit Siemens EDA (ehemals MENTOR Graphics) Tools wie HDL Designer, QuestaSim
- Erfahrung mit High-Level Synthesis und relevanten Tools wie Vivado HLS
- sehr gute MS-Office Kenntnisse
- Verhandlungssichere Deutschkenntnisse sowie gute Englischkenntnisse

Arbeitgeberleistungen / Unternehmensangebot

- Attraktive Vergütung nach IG-Metall: bis zu 74.000€ p.a. möglich
- Langfristiger Einsatz mit Option auf Verlängerung, hohe Übernahmechancen beim Kunden
- spannende Tätigkeit im Bereich der Entwicklung von FPGA-Firmware für den Einsatz in militärischen Systemen
- Fachspezifische Schulungen & Qualifizierungen
- unbefristeter Arbeitsvertrag

Kontakt Daten für Stellenanzeige

Um Ihre Bewerbung sorgfältig zu prüfen, benötigen wir Ihren ausführlichen Lebenslauf mit Tätigkeitsangaben sowie Ihre Zeugnisse.

Der schnellste Weg zu uns führt über den Bewerber-Button auf unserer Homepage.

Alternativ schicken Sie uns gerne Ihre Unterlagen per Mail an:

bewerbung.kfm.defense.hamburg@argo.work

Please be advised: Due to legal regulations regarding temporary work this position can most likely only be offered to candidates (m/w/d) holding a valid EU-Citizenship or german work permit.

Abteilung(en): Argo Aviation GmbH Defense Bremen kfm.

Tarifvertrag: BAP

[Impressum](#)